

SB 2424
MODELO: CIRSA 7 Y MEDIO
C.A.: EUS
ASUNTO: Versión de memoria v1.0 (EUS)
NIVEL: 1 (Distribución obligada. Afecta al funcionamiento)
FECHA: 03/02/04
NOTAS:

- Primera versión EUS para este modelo.
- Parámetros por defecto: HP1 = 0.2 €, HP2 = 1 €, RODE U, IT PARALELO

CPU

Checksum : **0425F601** CRC: **8C9B**
 Tipo de memoria : **27C801**
 CPLD: **PD18**

MÓDULO

	RODILLOS INFERIORES	RODILLOS SUPERIORES
Versión:	42.4	42.4
Device ID:	A43C	A43C
Tipo de memoria:	PIC 16F73	PIC 16F73

MÓDULO DE SONIDO EPROM ÚNICA

Versión: **S379**
 Checksum: **081CB5BC**
 Tipo de memoria: **27C801**
 PAT: **PAT063/1**

MICROINTERRUPTORES A:

1	2	3		PORCENTAJE
ON	ON	ON		76
ON	ON	OFF		78
ON	OFF	ON		80
ON	OFF	OFF		82
OFF	ON	ON		84
OFF	ON	OFF		86
OFF	OFF	ON		88
OFF	OFF	OFF		90
			4	BASCULA
			ON	NO
			OFF	SI
			5	RETENCIONES AUTO
			ON	SI
			OFF	NO
			6	JUEGO 10 CÉNTIMOS
			ON	SI
			OFF	NO
			7	DEMO
			ON	SI
			OFF	NO
			8	NO UTILIZADO
			ON	SIEMPRE ON
			OFF	

MICROINTERRUPTORES B:

1	BILLETE 5 €
ON	NO
OFF	SI
2	BILLETE 10 €
ON	NO
OFF	SI
3	NO UTILIZADO
ON	SIEMPRE ON
OFF	
4	CAMBIO
ON	SI
OFF	NO
5	BILLETE 20 €
ON	NO
OFF	SI
6	NO UTILIZADO
ON	SIEMPRE ON
OFF	
7	NO UTILIZADO
ON	SIEMPRE ON
OFF	
8	NO UTILIZADO
ON	SIEMPRE ON
OFF	