

SB 2412
MODELO: CIRSA PANCHO JONES
C.A.: AST
ASUNTO: Versión de memoria v1.0 (AST)
NIVEL: 1 (Afecta al funcionamiento. Distribución obligada)
FECHA: 04/12/03
NOTAS:

- Primera versión AST para este modelo.
- Parámetros por defecto: HP1 = 0.1 €, HP2 = 1 €, RODE U, IT PARALELO

CPU

Checksum : **04092A5E** CRC: **5979**
 Tipo de memoria : **27C801**
 CPLD: **PD18**

MÓDULO

RODILLOS INFERIORES
 Versión: **82.1**
 Device ID: **0B49**
 Tipo de memoria: **PIC 16F76**

MÓDULO DE SONIDO

EPROM ÚNICA
 Versión: **S377-S378**
 Checksum: **9184**
 Tipo de memoria: **27C801**
 PAT: **PAT063/1**

MICROINTERRUPTORES A:

1	2	3		PORCENTAJE
ON	ON	ON		76
ON	ON	OFF		78
ON	OFF	ON		80
ON	OFF	OFF		82
OFF	ON	ON		84
OFF	ON	OFF		86
OFF	OFF	ON		88
OFF	OFF	OFF		90
			4	BÁSCULA
			ON	NO
			OFF	SI
			5	RETENCIONES AUT.
			ON	SI
			OFF	NO
			6	NO UTILIZADO
			ON	SIEMPRE ON
			OFF	
			7	DEMO
			ON	SI
			OFF	NO
			8	NO UTILIZADO
			ON	SIEMPRE ON
			OFF	

MICROINTERRUPTORES B:

1	BILLETE 5 €
ON	NO
OFF	SI
2	BILLETE 10 €
ON	NO
OFF	SI
3	NO UTILIZADO
ON	SIEMPRE ON
OFF	
4	NO UTILIZADO
ON	SIEMPRE ON
OFF	
5	EN JUEGO DE EXHIBICIÓN
ON	CRÉDITOS MÁXIMOS
OFF	INTRODUCCIÓN MANUAL
6	NO UTILIZADO
ON	SIEMPRE ON
OFF	
7	BANCO DE PREMIOS
ON	NO
OFF	SI
8	NO UTILIZADO
ON	SIEMPRE ON
OFF	