

SB 2439/1
MODELO: CIRSA TIMBA
C.A.: AST
ASUNTO: Versión de memoria v1.0 (AST)
NIVEL: 1 (Distribución obligada. Afecta al funcionamiento)
FECHA: 29/06/04
NOTAS:

- Primera versión AST para este modelo.
- Parámetros por defecto: HP1 = 0.1€, HP2 = 1€, RODE U, IT PARALELO.

CPU

Checksum : **04D3B94A** CRC: **1C9F**
 Tipo de memoria : **27C801**
 CPLD: **PD18**

MÓDULO

	RODILLOS INFERIORES	RODILLOS SUPERIORES
Versión:	42.6	47.6
Device ID:	90A2	88E7
Tipo de memoria:	PIC16F76	PIC16F76

MÓDULO DE SONIDO EPROM ÚNICA

Versión: **S373_74**
 Checksum: **06AF7135**
 Tipo de memoria: **27C801**
 PAT: **PAT063/1**

MICROINTERRUPTORES A:

1	2	3		PORCENTAJE
ON	ON	ON		76
ON	ON	OFF		78
ON	OFF	ON		80
ON	OFF	OFF		82
OFF	ON	ON		84
OFF	ON	OFF		86
OFF	OFF	ON		88
OFF	OFF	OFF		90
			4	BASCULA
			ON	NO
			OFF	SI
			5	RET. AUTOMATICAS
			ON	SI
			OFF	NO
			6	NO UTILIZADO
			ON	SIEMPRE ON
			OFF	
			7	DEMO
			ON	SI
			OFF	NO
			8	JUEGO TIMBA
			ON	SIN MUSICA
			OFF	CON MUSICA

MICROINTERRUPTORES B:

1	BILLETE 5 €
ON	NO
OFF	SI
2	BILLETE 10 €
ON	NO
OFF	SI
3	NO UTILIZADO
ON	SIEMPRE ON
OFF	
4	NO UTILIZADO
ON	SIEMPRE ON
OFF	
5	EN JUEGO DE EXHIBICIÓN
ON	CRÉDITOS MÁXIMOS
OFF	INTRODUCCIÓN MANUAL
6	NO UTILIZADO
ON	SIEMPRE ON
OFF	
7	BANCO DE PREMIOS
ON	SI
OFF	NO
8	NO UTILIZADO
ON	SIEMPRE ON
OFF	